PCT

WELTORGANISATION FUR GEISTIGES EIGENTUM

Internationales Büro

INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

(51) Internationale Patentklassifikation 6:

H01L 33/00, 21/306

(11) Internationale Veröffentlichungsnummer:

WO 96/26550

(43) Internationales Veröffentlichungsdatum:

29. August 1996 (29.08.96)

(21) Internationales Aktenzeichen:

PCT/DE96/00137

A1

(22) Internationales Anmeldedatum: 31. Januar 1996 (31.01.96)

(81) Bestimmungsstaaten: JP, KR, US, europäisches Patent (AT, BE, CH, DE, DK, ES, FR, GB, GR, IE, IT, LU, MC, NL,

PT, SE).

(30) Prioritätsdaten:

٠

٠.

;

195 06 323.6

23. Februar 1995 (23.02.95)

DE

Veröffentlicht Mit internationalem Recherchenbericht.

(71) Anmelder (für alle Bestimmungsstaaten ausser US): SIEMENS AKTIENGESELLSCHAFT [DE/DE]; Wittelsbacherplatz 2, D-80333 München (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): FISCHER, Helmut [DE/DE]; Holzschnitzerstrasse 12, D-93059 Regensburg (DE). LANG, Gisela [DE/DE]; Am Schmiedberg 2A, D-93057 Regensburg (DE). SEDLMEIER, Reinhard [DE/DE]; Am Weiheracker 22, D-93073 Neutraubling (DE). NIRSCHL, Ernst [DE/DE]; Roitherweg 7A, D-93173 Wenzenbach (DE).

(54) Title: SEMICONDUCTOR DEVICE WITH A ROUGHENED SEMICONDUCTIVE SURFACE

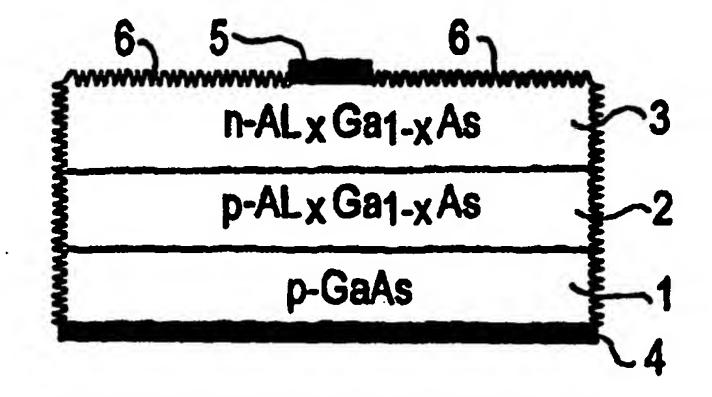
(54) Bezeichnung: HALBLEITER VORRICHTUNG MIT AUFGER AUHTER HALBLEITER OBERFLÄCHE

(57) Abstract

A semiconductor device has a semiconductor body of which at least part of the non metallised contact surface is roughened. The metallised contact layer is made of a base metallic material such as aluminium. A process that does not attack the metallised contact surface is used to roughen the semiconductive surface.

(57) Zusammenfassung

Halbleitervorrichtung mit einem Halbleiterkörper, bei dem zumindest ein Teil der nicht mit einer Kontaktmetallisierung versehenen Oberfläche eine Aufrauhung aufweist. Die Kontaktmetallisierung besteht aus einem unedelen metallischen Werkstoff wie beispielsweise Aluminium. Zur Aufrauhung der Halbleiteroberfläche wird ein Verfahren eingesetzt, das die Oberfläche der Kontaktmetallisierung nicht angreift.



LEDIGLICH ZUR INFORMATION

Codes zur Identifizierung von PCT-Vertragsstaaten auf den Kopfbögen der Schriften, die internationale Anmeldungen gemäss dem PCT veröffentlichen.

AM	Armenica	GB	Vereinigtes Königreich	MX	Mexiko
AT	Österreich	GE	Georgien	NE	Niger
AU	Australien	GN	Guinea	NL	Niederlande
BB	Barbados	GR	Griechenland	NO	Norwegen
BE	Belgien	HU	Ungam	NZ	Neuseeland
BF	Burkina Faso	1E	Irland	PL	Polen
BG		IT	Italien	PT	Portugal
BJ	Bulgarien Benin	JP	Japan	RO	Rumanien
	Brasilien	KE	Kenya	RU	Russische Föderation
BR		KG	Kirgisistan	SD	Sudan
BY	Belarus	KP	Demokratische Volksrepublik Korea	SE	Schweden
CA	Kanada	KR	Republik Korea	SG	Singapur
CF	Zentrale Afrikanische Republik	KZ	Kasachstan	SI	Słowenien
CG	Kongo	L	Liechtenstein	SK	Slowakei
CH	Schweiz	LK	Sri Lanka	SN	Senegal
CI	Côte d'Ivoire	LR	Liberia	SZ	Swasiland
CM	Kamerun	LK	Litauen	TD	Tschad
CN	China	LU	Luxemburg	TG	Togo
CS	Tschechoslowakei	LV	Lettland	TJ	Tadschikistan
CZ	Tschechische Republik	_	Monaco	TT	Trinidad und Tobago
DE	Deutschland	MC		UA	Ukraine
DK	Dänemark	MD	Republik Moldau	ne	Uganda
EE	Estland	MG	Madagaskar	US	Vereinigte Staaten von Amerika
ES	Spanien	ML	Mali	UZ	Usbekistan
Fl	Finnland	MN	Mongolei	VN	Vietnam
FR	Frankreich	MR	Mauretanien	* 1 4	· scores
GA	Gabon	MW	Malawi		

20

25

Beschreibung

Halbleitervorrichtung mit aufgerauhter Halbleiteroberfläche

Die Erfindung bezieht sich auf eine Halbleitervorrichtung mit aufgerauhter Halbleiteroberfläche.

Eine solche Halbleitervorrichtung ist beispielsweise in der Patentschrift DD 251 905 A3 beschrieben. Darin ist eine lichtaussendende Halbleitervorrichtung mit einem III-V-Verbindungshalbleiterkörper offenbart. Seine Oberfläche ist mit einer Aufrauhung versehen. Zur elektrischen Kontaktierung sind auf Teilbereichen der III-V-Verbindungshalbleiteroberfläche Kontaktmetallisierungen, bestehend aus einer Goldberyllium- und einer Goldschicht, aufgebracht.

Die Aufrauhung verringert die Totalreflexion der in der Halbleitervorrichtung erzeugten Lichtstrahlung an der Oberfläche. Folglich ist die Abstrahlstärke und damit auch der externe Quantenwirkungsgrad der lichtaussendenden Halbleitervorrichtung erhöht.

Große Schwierigkeiten bei der Herstellung dieser Halbleitervorrichtungen bereiten jedoch die Kontaktmetallisierungen aus Goldberyllium und Gold.

Als erstes sind hierzu Schwierigkeiten bei der automatischen optischen Erkennung der Goldmetallisierungen zu nennen. Der Grund dafür ist ein ungünstiges Kontrastverhältnis zwischen Halbleiteroberfläche und Goldkontaktoberfläche. Die herkömmlich in den Chip-Montagelinien verwendeten Kamerasysteme müssen speziell für diese Materialkombination justiert werden. Ohne dieser Justierung ist eine einigermaßen sichere automatische optische Erkennung nicht möglich. Jede Neujustierung in Chip-Montagelinien ist jedoch mit zusätzlichen Kosten verbunden.

WO 96/26550 PCT/DE96/00137

٠ ٠

5

10

15

20

30

35

2

Große Schwierigkeiten bereitet auch die Tatsache, daß die Verbindungsstelle zwischen dem herkömmlich verwendeten Bonddraht aus Gold und einem Bondpad aus Gold nur eine geringe mechanische Festigkeit aufweist. Damit steigt die Gefahr des Abreißens der Anschlußverdrahtung während der Chip-Herstellung, beispielsweise beim Umhüllen.

Dieser Erfindung liegt daher die Aufgabe zugrunde, eine Halbleitervorrichtung mit aufgerauhter Halbleiteroberfläche zu
entwickeln, die eine Kontaktmetallisierung aufweist, deren
Kontrastverhältnis zum Halbleitermaterial eine sichere automatische optische Erkennung mit herkömmlichen in der ChipProduktion eingesetzten Kamerasystemen gewährleistet und
deren Verbindung zum Bonddraht eine hohe mechanische Festigkeit aufweist.

Diese Aufgabe wird durch eine Halbleitervorrichtung gelöst, bei der ein Halbleiterkörper mindestens eine bondfähige Kontaktmetallisierung aufweist, bei der zumindest ein Teil der Oberfläche des Halbleiterkörpers, der nicht von der Kontaktmetallisierung bedeckt ist, mit einer Aufrauhung versehen ist und bei der die Kontaktmetallisierung einen unedlen metallischen Werkstoff aufweist.

Weiterbildungen der Erfindung sind Gegenstand von Unteransprüchen.

Verfähren zur Herstellung der erfindungsgemäßen Halbleitervorrichtung sind Gegenstand von Nebenansprüchen.

Eine Kontaktmetallisierung aus einem unedelen metallischen Werkstoffe wie beispielsweise Aluminium oder eine Aluminium-Basislegierung weist im allgemeinen ein besseres Kontrastverhältnis zum Halbleitermaterial auf als die bekannte Metallisierung aus Gold. Sie gewährleistet damit eine zuverlässige automatische optische Erkennung mit herkömmlich eingesetzten optischen Erkennungssystemen. Die mechanische Festigkeit der

WO 96/26550

: 1 . 1

1

PCT/DE96/00137

3

Verbindung zwischen Aluminium-Bondpads und Bonddrähten aus Gold ist bedeutend höher als die einer Gold-Gold-Verbindung. Die Verwendung von unedelen metallischen Werkstoffen wie beispielsweise Aluminium hat zudem den Vorteil, daß zur Herstellung der Kontaktmetallisierungen keine Sonderzyklen außerhalb der herkömmlich eingesetzten Produktionslinien notwendig sind.

Die Erfindung wird anhand von Ausführungsbeispielen in Ver-10 bindung mit der Figur näher erläutert.

Die Figur zeigt eine Halbleitervorrichtung gemäß der Erfindung.

In der Figur ist ein Querschnitt durch eine lichtemittierende 15 Diode dargestellt. Auf einem p-leitenden GaAs-Substrat (1) ist eine p-leitende Al_xGa_{1-x}As-Schicht (2) aufgebracht, auf der wiederum eine n-leitende Al_xGa_{1-x}As-Schicht (3) aufgebracht ist. Die Unterseite des p-leitenden Substrats (1) ist 20 ganzflächig mit einer Kontaktmetallisierung (4) aus einem unedlen metallischen Werkstoff bedeckt. Auf der Oberseite der n-leitenden Al_xGa_{1-x}As-Schicht (3) ist eine zweite Kontaktmetallisierung (5) aus einem unedlen metallischen Werkstoff aufgebracht, die jedoch nur einen kleinen Teil der Oberfläche 25 der n-leitenden Al_xGa_{1-x}As-Schicht (3) bedeckt. Die Kontaktmetallisierungen (4,5) bestehen beispielsweise aus Aluminium oder einer Aluminium-Basislegierung. Die freien Oberflächen des GaAs-Substrats (1) und der $Al_xGa_{1-x}As$ -Schichten (2,3) weisen eine Aufrauhung (6) auf.

30

35

Zur Herstellung einer solchen Halbleitervorrichtung ist ein Verfahren erforderlich, das einerseits die Oberfläche der Halbleitermaterialien aufrauht und andererseits die Oberfläche der Kontaktmetallisierungen (4,5) zum Erhalt der Bondpad-Eigenschaften nicht angreift.

I = I = I

5

15

•;

min.

Ein solches Verfahren zur Herstellung einer Halbleitervorrichtung mit aufgerauhten GaAs- und $Al_xGa_{1-x}As$ -Oberflächen mit einem Al-Gehalt von $x \le 0,40$ und Kontaktmetallisierungen mit Aluminiumoberflächen weist beispielsweise folgende aufeinanderfolgende Schritte auf:

- a) Herstellen des Halbleiterkörpers;
- b) Aufbringen der Kontaktmetallisierungen aus Aluminium;
- c) Vorreinigen der Halbleiteroberfläche zur Herstellung einer hydrophilen Halbleiteroberfläche beispielsweise durch Wasser-
- 10 spülen, eventuell mit Detergenzzusatz;
 - d) Aufrauhätzen mit einer Ätzmischung aus Wasserperoxid (≥ 30%) und Flußsäure (≥ 40%) (1000:6) über eine Dauer von 1 bis 2,5 min.;
 - e) Nachätzen mit einer verdünnten Mineralsäure, wie z.B. Schwefelsäure (15%), bei 35°C über eine Dauer von 1 bis 2

Ein Verfahren zur Herstellung einer Halbleitervorrichtung mit aufgerauhten GaAs- und ${\rm Al}_{\rm x}{\rm Ga}_{1-{\rm x}}{\rm As}$ -Oberflächen mit einem Al-

- Gehalt von $0 \le x \le 1$ und Kontaktmetallisierungen mit Aluminiumoberflächen weist beispielsweise folgende aufeinanderfolgende Schritte auf:
 - a) Herstellen des Halbleiterkörpers;
 - b) Aufbringen der Kontaktmetallisierung aus Aluminium;
- c) Vorreinigen der Halbleiteroberfläche zur Herstellung einer hydrophilen Halbleiteroberfläche beispielsweise durch Wasserspülen, eventuell mit Detergenzzusatz;
 - d) Aufrauhätzen mit Salpetersäure (65%) bei Temperaturen zwischen 0°C und 30°C.
- Je nach Aluminiumgehalt x muß für das Aufrauhätzen die Temperatur und die Ätzdauer angepaßt werden.

Zur Herstellung der oben beschriebenen Halbleitervorrichtung werden die bekannten Waferherstellungsprozesse eingesetzt.

Dies bedeutet, daß kein zusätzlicher kostensteigernder Aufwand zur Herstellung der Halbleitervorrichtung mit aufgerauhter Oberfläche notwendig ist. Die Oberflächenaufrauhung WO 96/26550 PCT/DE96/00137

5

erfolgt als letzter Schritt am Ende des Waferherstellungsprozesses nach der Vereinzelung in Chips auf einer Trägerfolie. Soll beispielsweise nur die Oberseite oder die Oberseite und Teilbereiche der seitlichen Oberfläche des in der Figur gezeigten Halbleiterkörpers aufgerauht werden, wird die Aufrauhung vor der Vereinzelung in Chips bzw. nach Ansägen der Trennlinien zwischen den Chips vorgenommen. Die bereits fertiggestellten Strukturen bleiben unbeeinträchtigt, so daß zur Vergütung, Passivierung und Kontaktierung der Chips keine besonderen Verfahren notwendig sind.

10

PCT/DE96/00137

Patentansprüche

WO 96/26550

1. Halbleitervorrichtung, bei der ein Halbleiterkörper mindestens eine bondfähige Kontaktmetallisierung (5)
5 aufweist, bei der zumindest ein Teil der Oberfläche des Halbleiterkörpers, der nicht von der Kontaktmetallisierung (5) bedeckt ist, mit einer Aufrauhung (6) versehen ist und bei der die Kontaktmetallisierung (5) einen unedlen metallischen Werkstoff aufweist.

10

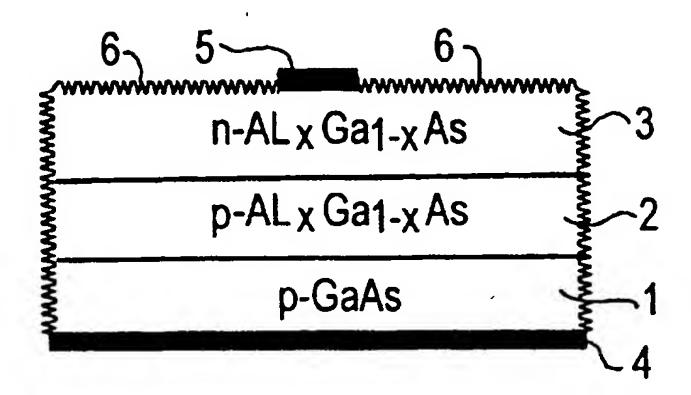
- 2. Halbleitervorrichtung nach Anspruch 1, bei der die Kontaktmetallisierung (5) aus Aluminium besteht.
- 3. Halbleitervorrichtung nach Anspruch 1, bei der die Kontaktmetallisierung (5) aus einer Aluminium-Basislegierung besteht.
 - 4. Halbleitervorrichtung nach einem der Ansprüche 1 bis 3, bei der der Halbleiterkörper aus ${\rm Al}_{\rm X}{\rm Ga}_{1-{\rm X}}{\rm As}$ besteht.

20

- 5. Verfahren zur Herstellung einer Halbleitervorrichtung nach einem der Ansprüche 1 bis 4, mit den Verfahrensschritten:
- a) Herstellen des Halbleiterkörpers;
- b) Aufbringen der Kontaktmetallisierung (5);
- c) Vorreinigen der Halbleiteroberfläche zur Herstellung einer hydrophilen Halbleiteroberfläche;
 - d) Aufrauhätzen mit einer Ätzmischung aus Wasserstoffperoxid und Flußsäure;
 - e) Nachätzen mit einer verdünnten Mineralsäure.

30

- 6. Verfahren zur Herstellung einer Halbleitervorrichtung nach einem der Ansprüche 1 bis 4, mit den Verfahrensschritten:
- a) Herstellen des Halbleiterkörpers;
- b) Aufbringen der Kontaktmetallisierung (5);
- c) Vorreinigen der Halbleiteroberfläche zur Herstellung einer hydrophilen Halbleiteroberfläche;
 - d) Aufrauhätzen mit Salpetersäure.



INTERNATIONAL SEARCH REPORT

Inte mal Application No PCT/DE 96/00137

A. CLASSIFICATION OF SUBJECT MATTER IPC 6 H01L33/00 H01L21/306 According to International Patent Classification (IPC) or to both national classification and IPC **B. FIELDS SEARCHED** Minimum documentation searched (classification system followed by classification symbols) IPC 6 H01L Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Electronic data base consulted during the international search (name of data base and, where practical, search terms used) C. DOCUMENTS CONSIDERED TO BE RELEVANT Citation of document, with indication, where appropriate, of the relevant passages Relevant to claim No. Category * 1,2,6 DE,A,43 05 296 (TEMIC TELEFUNKEN X MICROELECTRONICS GMBH) 25 August 1994 see column 3, line 37 - column 4, line 64; claims 1,4,11; figures 1,2 1,2 PATENT ABSTRACTS OF JAPAN vol. 6, no. 185 (E-132), 21 September 1982 & JP,A,57 097686 (NEC CORP.), 17 June 1982, see abstract PATENT ABSTRACTS OF JAPAN 1,4,5 A vol. 18, no. 270 (E-1552), 23 May 1994 & JP,A,06 045648 (OMRON CORP.), 18 February 1994, see abstract Patent family members are listed in annex. Further documents are listed in the continuation of box C. Special categories of cited documents: "I" later document published after the international filing date or priority date and not in conflict with the application but "A" document defining the general state of the art which is not cated to understand the principle or theory underlying the considered to be of particular relevance מסממשייתו "E" earlier document but published on or after the international "X" document of particular relevance; the claimed invention filing date cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another document of particular relevance; the claimed invention citation or other special reason (as specified) cannot be considered to involve an inventive step when the "O" document referring to an oral disclosure, use, exhibition or document is combined with one or more other such documents, such combination being obvious to a person skilled other means in the art. "P" document published prior to the international filing date but later than the priority date claimed '&' document member of the same patent family Date of mailing of the international search report Date of the actual completion of the international search **2** 2. 05. 96 7 May 1996 Name and mailing address of the ISA Authorized officer European Patent Office, P.B. 5818 Patentiaan 2 NL - 2280 HV RIBWIK Tel. (+31.70) 340-2040, Tx. 31 651 epo nl. Visentin, A Fax (+ 31-70) 340-3016

INTERNATIONAL SEARCH REPORT

Inté mal Application No PCT/DE 96/00137

7.40	non) DOCUMENTS CONSIDERED TO BE RELEVANT	
	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	EP,A,O 377 322 (THE FURUKAWA ELECTRIC CO. ET AL.) 11 July 1990 see column 5, line 49 - column 6, line 52	1,4,5
A	ELECTROCHEMICAL TECHNOLOGY, vol. 140, no. 4, April 1993, PRINCETON, NEW JERSEY US, pages 1169-1180, XP002002398 T. TAKEBE ET AL.: "Fundamental selective etching characteristics of HF+H202+H20 mixtures for GaAs"	
Ą	US,A,5 132 751 (N. SHIBATA ET AL.) 21 July 1992	
		*

INTERNATIONAL SEARCH REPORT

information on patent family members

Inte onal Application No PCT/DE 96/00137

Patent document cited in search report	Publication date	Patent family member(s)		Publication date
DE-A-4305296	25-08-94	JP-A- US-A-	6350135 5429954	22-12-94 04-07-95
EP-A-377322	11-07-90	CA-A- JP-A- KR-B- US-A-	2006597 2256237 9405285 5250471	26-06-90 17-10-90 15-06-94 05-10-93
US-A-5132751	21-07-92	JP-A-	4042582	13-02-92

INTERNATIONALER RECHERCHENBERICHT

Inte males Aktenzeichen
PCT/DE 96/00137

A. KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES 1PK 6 H01L33/00 H01L21/306

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

B. RECHERCHIERTE GEBIETE

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)
IPK 6 H01L

Recherchierte aber nicht zum Mindestprüsstoss gehörende Verössenlichungen, soweit diese unter die recherchierten Gebiete sallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

Kategone*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	DE,A,43 05 296 (TEMIC TELEFUNKEN MICROELECTRONICS GMBH) 25.August 1994 siehe Spalte 3, Zeile 37 - Spalte 4, Zeile 64; Ansprüche 1,4,11; Abbildungen 1,2	1,2,6
X	PATENT ABSTRACTS OF JAPAN vol. 6, no. 185 (E-132), 21.September 1982 & JP,A,57 097686 (NEC CORP.), 17.Juni 1982, siehe Zusammenfassung	1,2
A	PATENT ABSTRACTS OF JAPAN vol. 18, no. 270 (E-1552), 23.Mai 1994 & JP,A,06 045648 (OMRON CORP.), 18.Februar 1994, siehe Zusammenfassung -/	1,4,5

	-/
Westere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen	X Siehe Anhang Patentiamilie
 Besondere Kategonen von angegebenen Veröffentlichungen : A' Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist E' älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist L' Veröffentlichung, die geeignet ist, einen Prioritatsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt) O' Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht P' Veröffentlichung, die vor dem internationalen Armeldedatum, aber nach dem beansprüchten Prioritatsdatum veröffentlicht worden ist 	'T' Spätere Veröffentlichung, die nach dem internationalen Anmeidedatum oder dem Priontätsdatum veröffentlicht worden ist und mit der Anmeidung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theone angegeben ist 'X' Veröffentlichung von besonderer Bedeutung, die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfindenscher Tätigkeit berühend betrachtet werden 'Y' Veröffentlichung von besonderer Bedeutung, die beanspruchte Erfindung kann nicht als auf erfindenscher Tätigkeit berühend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Vertindung für einen Fachmann naheliegend ist '&' Veröffentlichung, die Mitglied derselben Patentfamilie ist
Datum des Abschlusses der internationalen Recherche	Absendedatum des internationalen Recherchenberichts
7.Mai 1996	2 2. 05. 96
Name und Postanschrift der Internationale Recherchenbehörde Europäisches Patentamt, P.B. 5818 Patentiaan 2 NL - 2280 HV Rijswijk	Bevollmächtigter Bediensteter
Tel. (-31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016	Visentin, A

Formblatt PCT/ISA/210 (Blatt 2) (Juli 1992)

C-:4. 1 C

INTERNATIONALER RECHERCHENBERICHT

Inte males Aktenzeichen
PCT/DE 96/00137

	PCI/DE 90/	00107
DE) ALS WESENTLICH ANGESEHENE UNTERLAGEN		
Bezeichnung der Verössentlichung, soweit erforderlich unter Angabe der in Betracht kom	menden Tale	letr. Anspruch Nr.
EP,A,O 377 322 (THE FURUKAWA ELECTRIC CO. ET AL.) 11. Juli 1990 siehe Spalte 5, Zeile 49 - Spalte 6, Zeile 52		1,4,5
ELECTROCHEMICAL TECHNOLOGY, Bd. 140, Nr. 4, April 1993, PRINCETON, NEW JERSEY US, Seiten 1169-1180, XP002002398 T. TAKEBE ET AL.: "Fundamental selective etching characteristics of HF+H202+H20 mixtures for GaAs"		
US,A,5 132 751 (N. SHIBATA ET AL.) 21.Juli 1992		
	EP,A,O 377 322 (THE FURUKAWA ELECTRIC CO. ET AL.) 11.Juli 1990 siehe Spalte 5, Zeile 49 - Spalte 6, Zeile 52 ELECTROCHEMICAL TECHNOLOGY, Bd. 140, Nr. 4, April 1993, PRINCETON, NEW JERSEY US, Seiten 1169-1180, XPOO2002398 T. TAKEBE ET AL.: "Fundamental selective etching characteristics of HF+H2O2+H2O mixtures for GaAs" US,A,5 132 751 (N. SHIBATA ET AL.) 21.Juli	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile EP,A,O 377 322 (THE FURUKAWA ELECTRIC CO. ET AL.) 11.Juli 1990 siehe Spalte 5, Zeile 49 - Spalte 6, Zeile 52 ELECTROCHEMICAL TECHNOLOGY, Bd. 140, Nr. 4, April 1993, PRINCETON, NEW JERSEY US, Seiten 1169-1180, XP002002398 T. TAKEBE ET AL.: "Fundamental selective etching characteristics of HF+H202+H20 mixtures for GaAs" US,A,5 132 751 (N. SHIBATA ET AL.) 21.Juli

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlich. "en, die zur selben Patentfamilie gehören

Int onales Aktenzeichen
PCT/DE 96/00137

Im Recherchenbericht ngeführtes Patentdokument	Datum der Veröffentlichung 25-08-94	Mitglied(er) der Patentfamilie		Datum der Veröffentlichung
DE-A-4305296		JP-A- US-A-	6350135 5429954	22-12-94 04-07-95
EP-A-377322	11-07-90	CA-A- JP-A- KR-B- US-A-	2006597 2256237 9405285 5250471	26-06-90 17-10-90 15-06-94 05-10-93
US-A-5132751	21-07-92	JP-A-	4042582	13-02-92